

## (주)아나패스 신입사원 모집(전문연구요원 지원 가능)

Anapass 는 디스플레이 SoC 와 초고속 인터페이스 기술을 기반으로 AI PC, 스마트 디스플레이, XR 등 차세대 온디바이스 AI 시장을 선도하는 시스템반도체 전문기업입니다.

창립 이래 삼성디스플레이, LG 전자, 소니 등 글로벌 IT 기업에 반도체 칩 제품과 핵심 반도체 솔루션을 공급하며 기술력과 품질 경쟁력을 축적해왔으며, 최근에는 AI 디스플레이 반도체 분야로 사업 영역을 확대하고 있습니다.

특히 최근 인텔 AI PC IHV 파트너 공식 인증을 비롯해 NVIDIA Advanced Optimus 호환성 인증, AMD FreeSync Premium Pro 인증, Qualcomm AI GPU 호환성 테스트를 통과하며 글로벌 AI 생태계와의 높은 기술 호환성과 경쟁력을 입증했으며, 이를 통해 주요 글로벌 플랫폼 기업들과 협력 가능한 디스플레이 인터페이스 반도체 기업으로 주목받고 있습니다.

아나패스의 핵심 기술은 OLED TCON(Timing Controller), TED(TCON Embedded Driver), 고속 eDP 인터페이스 및 저전력 디스플레이 제어 솔루션입니다. 이러한 기술은 AI 노트북, 게이밍 노트북, XR 디바이스, 스마트 디스플레이 등 고성능·저전력 환경에서 안정적인 화면 구동과 데이터 전송을 지원하며, AI 시대 핵심 디스플레이 반도체 기술로 평가받고 있습니다.

앞으로도 아나패스는 AI PC, XR, 스마트 디스플레이, 온디바이스 AI 등 미래 성장 산업에 최적화된 반도체 솔루션을 지속적으로 개발하며 글로벌 시스템반도체 시장에서 경쟁력을 강화해 나갈 계획입니다. 새로운 기술로 세상을 바꾸고 싶은 여러분의 많은 관심과 지원 바랍니다.

### [기업 개요]

- 업종 : 반도체 설계
- 상장여부 : 코스닥 상장 (2010 년 11 월)
- 임직원수 : 약 140 명
- 위치: 서울특별시 구로구 디지털로 31 길 61 드림마크원 데이터센터 6-7 층

[모집부문 및 자격요건]

모집직무	SoC 설계 연구원	Analog 설계 연구원
자격요건	전자공학 전공자 학사 혹은 석사졸업자 (예정자 포함)	전자공학 관련 전공자 석사/박사 졸업자 (예정자 포함)
우대사항	1) Microprocessor, BUS, Peripheral 등으로 이루어진 Digital System 의 architecture 를 Design 할 수 있는 능력 보유자 2) Low power 설계에 대한 Knowhow 보유자 3) Microprocessor 에 대한 깊은 지식 보유자	1) Amplifier, ADC, DAC, Bandgap 회로, LDO, charge pump, source, gamma block 설계 등 Analog 회로설계 관련 실무 및 프로젝트 경험자 2) PLL, DLL, SSCG 등의 Timing Circuit 설계가능자 (LC PLL 설계 경험자 우대) 3) DCDC Converter 관련 설계 경력자
관련 tool	1) Coding : Verilog, VHDL 2) Simulator : Ncsim, Verilog-XL, Model Sim 3) Synthesis : Design, HDL, DFR Compiler 4) DFT & Lint : Tetra-max, Spy-Glass 5) STA : Prime-time, Time Craft 6) FPGA : Synplicity, Xilinx & Altera 용 FPGA Compiler 7) Others : Verdi, VC++	1) Custom Design Layout CAD tool : Opus, Hspice, Hsim 2) Top-Down Design tool : Verilog, Virtuoso 3) Others : Cadence, Calibre 등

[지원 안내]

- 전형절차 : 서류 → 면접전형 (1 차) → 최종합격
- 접수방법 : 당사 홈페이지(<https://www.anapass.com/>) 이력서 접수 (당사 이력서 양식 다운로드 후 파일첨부)
- 제출서류 : 이력서, 자기소개서 각 1 부
- 담당자 : 02-6922-7478, anapass\_job@anapass.com
- 제출기한 : 2026년 5월 19일 ~ 2026년 6월 18일
  - 선착순 수시면접으로 마감일 이전에 사전 마감이 될 수 있습니다.
- 근무조건 :
  - 고용형태: 정규직(수습 3개월)

- 급여: 당사 내규에 따름
- 근무지: 서울 구로구 디지털로 31 길 61
- 복리후생 :
  - 급여 제도: 퇴직연금, 4 대보험
  - 지원금/보험: 건강검진, 각종 경조사 지원, 복지포인트
  - 조직/문화: 수평적 조직문화, 자유로운 연차 사용, 유연근무제 (시차출퇴근제)
  - 교육/생활: 사내동호회 운영, 저녁식사 제공, 음료제공(차, 커피), 워크숍