

DSP System Integration 실습교육 개최안내

1. 개최목적

DSP System 디자인하려는 시스템 엔지니어나 소프트웨어 엔지니어, TI 소프트웨어를 사용하거나 사용하려는 엔지니어를 위한 DSP System 직접 운용할 수 있는 실습교육으로, 기존의 DSP 실습교육에 비하여 BIOS와 관련된 내용이 추가되어 디자인을 S/W적으로 어떻게 접근을 할 것인가 등에 중점을 두고 이에 대한 전반적인 지식을 장비를 직접 운용하여, 실습 후 실무에 적용이 가능하도록 엔지니어의 능력배양.

2. 개최내용

- 교육명 : DSP System Integration 실습교육
- 일시 : 2007. 08. 28(화) ~ 08. 31(금) (09:00~18:00)
- 대상 : DSP System을 디자인하는 엔지니어 및 DSP에 관심있는 분
- 장소 : 광주과학기술원 기전공학과 1층 강의실
- 교육강사 : (주)에디텍 김자환 수석연구원, 최철승 선임연구원 (DSP전문강사)
- 예상인원 : 20명(선착순인원제한)
- 수강료 : 인력양성사업참여기업 : 100,000원, 관련분야 일반연구원 : 200,000원

3. 교육일정

일시	교육내용	교육강사
2007 08.28 (화)	- Introduction - Code Composer Studio - Basic Memory Management - Using the EDMA (Intro to CSL) - Hardware Interrupts (HWI)	(주)에디텍 김자환 수석연구원 최철승 선임연구원 (교육전문강사)
2007 08.29 (수)	- Configure and use McBSP - Channel Sorting using EDMA	
2007 08.30 (목)	- Using a Double Buffer - DSP/BIOS Scheduling - Advanced Memory Mgmt. - Integrating a XDAIS Compliant Algorithm - Using Reference Frameworks and IOM Device Drivers	
2007 08.31 (금)	- External Memory Interface - Creating a Stand-alone System (Flash, Boot) - Using the Cache - Using the HPI & Wrap Up	

※ 교육참석시 수강생 본인의 노트북을 지참하셔도 됩니다.